

ترنیم سری مازنگام - اصول ادارات حالت جامد - ۹۸، هار

۱. خازن MOS و تنظیم ولتاژ استاندار کاپت دو

پیشخازن PMOS بسیار کم استاندار با فناوری ۱۰۰nm \times ۱۰۰nm در دهای نانو فناوری $N_D = 10^{17} \text{ cm}^{-3}$, $t_{ox} = 3 \text{ nm}$, $\Phi_m = 5.2 \text{ eV}$

$$(V_{FB} = V_T + \chi_{Si} = 4.05 \text{ eV})$$

ب) ساختار C_{min}, C_{max} این ساختار چهار راست?

ج) فنی C-V و مذکون بالا را پسندید.

د) چه مقدار دیل ندو (صرطعه باید ۰.۳ تا ۰.۴) استاندار باشد؟ $N_d [\text{cm}^2] = 0.3$ (از این سایر پارامترها بجز نزدیکی نیست).
این مقدار برابر باشد با χ_{Si} .

۲. ماهیت مادهای اکسید

دیگر ساختار MOS اکسید پوشیده با فنیت $t_x = 3 \text{ nm}$ است:

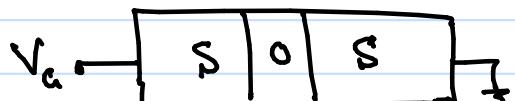
الف) در دنیا حجم اکسید با ماده SiO_2 با فنیت $Q_x = -9 \times 10^{11} \text{ cm}^{-2}$ داشته باشد $Q_x = 9 \times 10^{11} \text{ cm}^{-2}$ داشته باشد

ب) این صرطعه نمی‌باشد. آنرا دوستیار است یا آنرا دوستیار نماید؟

ب) فنی نماید اکسید دارای $15 \text{ nm}^2 \text{ cm}^{-2}$ بین سدیم (Na) و بین سدیم (Na) باشد. اگر MOS بین دوستیاری داشته باشد (روشن بودن مسائل دارند) می‌تواند دوستیاری داشته باشد nMOS و pMOS قشری فروخته باشد و دوستیاری داشته باشد

تجربه کنند؟ چرا؟

۳. SOS در تابه با MOS



دیگر تراشه جرم ساختار SOS (نمایه دی - اکسید نمایه دی)

متداول ترین دیگر تراشه SOS است. اگر نمایه دی دارد و دو n-type می‌باشد،

و غیر تابه باشد. خازن SOS را بحسب V_G رسم کنید و فرم عکس مختلف ساختار را تحقیق کرده و دوای عرضه باشید. بگروه چنین فنیت اکسید دو دیگر نمایه دی داریم کنید. دیگر تراشه باشند.