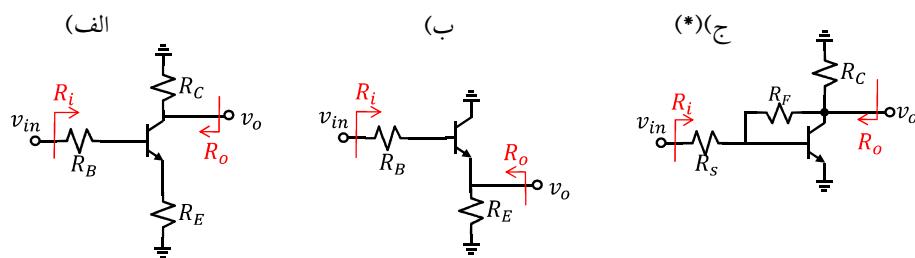
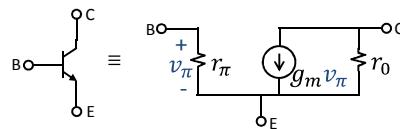


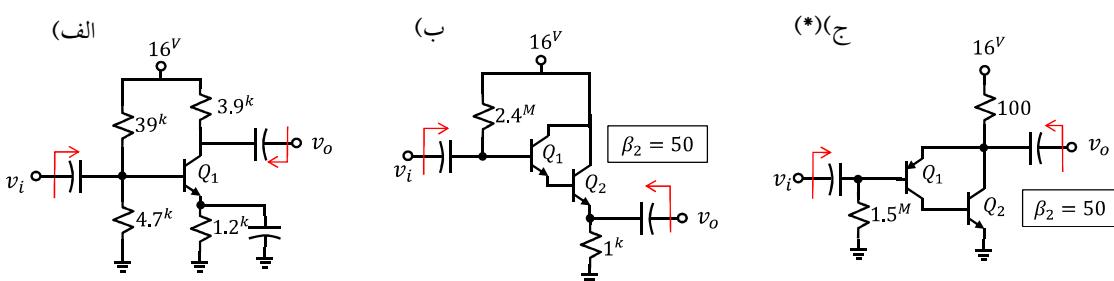
- ۱- مدار معادلهای سیگنال کوچک سه مدار مختلف نشان داده شده است. مطابق شکل مدل π -hybrid مدل مدار زیر را برای ترانزیستورها در نظر گرفته و به صورت پارامتری R_o و A_v مدارها را بدست آورید. با فرض $r_o = \infty$ روابط بدست آمده را ساده کنید.

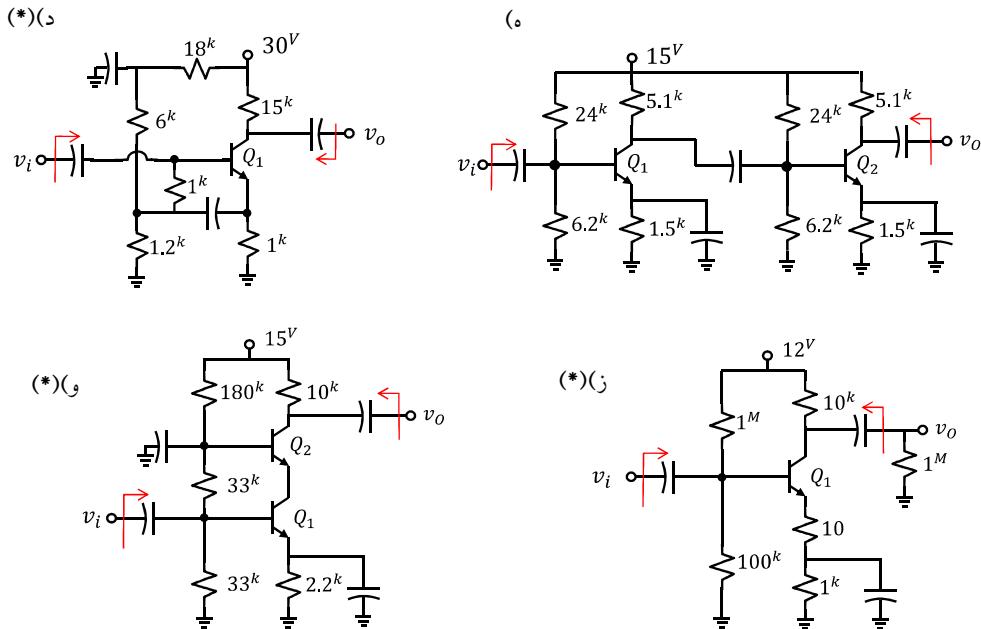


- ۲- الف) در مدار شکل روبرو مقادیر R_C را برحسب جریان بایاس (I_C) و ولتاژ تغذیه (V_{CC}) و حد اشباع ترانزیستور (V_{CEsat}) به نحوی تعیین کنید که دامنه ولتاژ خروجی بیشینه گردد.
ب) بهره ولتاژ ورودی-خروجی را با فرض R_C محاسبه شده در الف) بدست آورده و نشان دهید که این بهره مستقل از انتخاب نقطه کار ترانزیستور می‌باشد و در یک دمای خاص تنها به مقادیر V_{CC} و V_A و V_{CEsat} مربوط است.

- ج) اگر مدار بخواهد برای بیشترین بهره طراحی شود، الف) و ب) را تکرار کنید.
(*) د) مراحل الف) و ب) و ج) را برای مدار روبرو (با فرض $R_L = R_C$ و $R_o = \infty$) تکرار کنید.
-

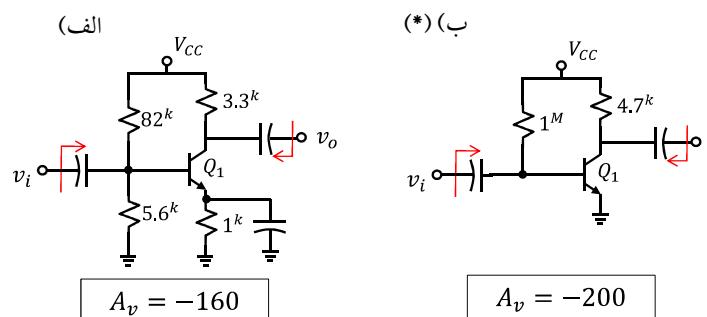
- ۳- مشخصات تقویت کننده‌های زیر (مقاومت ورودی، مقاومت خروجی و بهره ولتاژ) را بدست آورید. فرض کنید: همه $\beta = 100$ ها (مگر اینکه ذکر شود) . $V_A = \infty$ و $V_{BEon} = 0.7V$





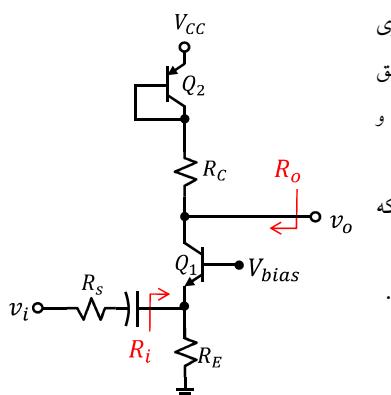
۴ - در مدارهای زیر مقادیر ولتاژ تغذیه (V_{CC}) را به نحوی تعیین کنید که بهره ولتاژ، مقادیر خواسته شده گردد. سپس R_i و R_o را بدست آورید. ($\beta = 100$)

$$\text{.} (V_A = \infty \text{ و } V_{BEon} = 0.7V)$$



۵ - (میان ترم ۹۴) الف) برای مدار رو برو بهره ولتاژ A_V مقاومت ورودی R_i و خروجی R_o را بصورت پارامتری (برحسب پارامترهای مداری) بدست آورید. V_{CC} ولتاژ تغذیه و V_{bias} یک ولتاژ ثابت است از آنجا که مطابق شکل Q_1 و Q_2 در یک جریان بایاس می‌شوند، می‌توانید فرض کنید: $r_{m1} = r_{m2} = r_m = g_m^{-1}$ و $r_{m1} = r_{m2} = r_m = g_m^{-1}$.

ب) اگر $\beta_1 = \beta_2 = \beta$ در ساده‌سازی ها می‌توانید β را به اندازه‌ی کافی بزرگ در نظر بگیرید ($\beta + 1 \cong \beta$).



ج) طوری تعیین کنید که $A_V = 20$ شود، با این مقدار، بیشترین سوینینگ متقاضی مدار را بدست آورید.

د) R_C را طوری تعیین کنید که سوینینگ بیشینه شود.
 $(V_{BEon} = V_\gamma = 0.7V, V_{CEsat} = 0.2V, \beta = 200)$