



برنامه درسی سه ترم آخر شافه سیستم‌های دیجیتال - ۱۳۹۸ به بعد

دانشکده مهندسی برق
دانشگاه صنعتی شریف

دروس عمومی و اصلی
دروس شاخه
دروس اختیاری: دروس شاخه‌ها، دروس دانشکده مهندسی برق و دروس تایید شده توسط آموزش از دانشکده‌های دیگر است. دانشکده مهندسی برق، اخذ دروس از خوشه‌های معرفی شده را توصیه می‌کند.

ردیف	شماره درس	نام درس	واحد	پیشنیاز و هم‌نیاز
۱	۲۵۷۷۱	طراحی سیستم‌های میکروپروسسوری	۳	پ: ۲۵۷۵۴
۲	۲۵۷۷۶	طراحی سیستم‌های مبتنی بر ASIC/FPGA	۳	پ: ۲۵۷۵۴
۳	۲۵۷۵۵	ساختار داده و الگوریتم‌ها	۳	-
۴	۲۵۷۷۴	مدارهای دیجیتال و پالس	۳	پ: ۲۵۷۴۴
۵	۲۵۷۳۸	آشنایی با سیستم‌های رباتیک *	۳	پ: ۲۵۷۴۲
۶	۲۵۷۳۷	مقدمه ای بر یادگیری ماشین *	۳	پ: ۲۵۷۳۲
۷	۲۵۷۵۸	سیستم‌های نهفته *	۳	پ: ۲۵۷۷۱
۸	۲۵۷۷۷	برنامه نویسی پیشرفته *	۳	پ: ۲۵۷۵۴
۹	۲۵۷۲۳	آز سیستم‌های میکروپروسسوری	۱	پ: ۲۵۷۷۱
۱۰	۲۵۷۳۹	آز برنامه نویسی پایتون **	۱	پ: ۲۵۷۵۴
۱۱	۲۵۷۱۷	آز پیشرفته ASIC/FPGA **	۱	پ: ۲۵۷۷۶
۱۲	۲۵۷۰۶	آز مدارهای دیجیتال و پالس **	۱	پ: ۲۵۷۷۴
۱۳	۲۵۷۱۹	آز پیشرفته برنامه نویسی **	۱	پ: ۲۵۷۵۴
۱۴		آز از دانشکده مهندسی برق	۱	

* دروس انتخابی - ۱ از ۴ درس،
** آزمایشگاه‌های انتخابی - ۲ از ۴ آزمایشگاه
*** اخذ درس کارآموزی بعد از گذراندن ۹۰ واحد درسی ممکن است.
**** اخذ درس اخلاق مهندسی و محیط زیست بعد از گذراندن ۱۰۰ واحد درسی ممکن است.

ترم هشتم

یکی از آزمایشگاه‌های ردیف ۱۰ تا
۱۳ جدول مقابل

درس اختیاری

درس اختیاری

درس اختیاری

(ورودیهای قبل از ۱۳۹۸)

پروژه ۲

۲۵۷۹۰

افلاق مهندسی و محیط زیست ***

۲۵۷۷۰

درس عمومی

۱۵ یا ۱۲

ترم هفتم

یکی از دروس ردیف ۵ تا ۸ جدول
مقابل

آز سیستم‌های میکروپروسسوری

۲۵۷۲۳

یکی از آزمایشگاه‌های ردیف ۱۰ تا

۱۳ جدول مقابل

درس اختیاری

درس اختیاری

پروژه ۱

۲۵۷۸۰

درس عمومی

۱۴

ترم ششم

طراحی سیستم‌های میکروپروسسوری
۲۵۷۱۱

سافتار داده و الگوریتم‌ها

۲۵۷۵۵

مدارهای دیجیتال و پالس

۲۵۷۷۴

طراحی سیستم‌های مبتنی بر ASIC/FPGA

۲۵۷۷۶

درس اختیاری

آز کنترل

۲۵۴۰۳

کارآموزی ***

۲۵۷۰۰

درس عمومی

۱۸